

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-023615
(43)Date of publication of application : 29.01.1999

(51)Int.Cl. G01R 1/073
G01R 31/28
H01L 21/68

(21)Application number : 10-049912 (71)Applicant : HITACHI LTD
(22)Date of filing : 03.03.1998 (72)Inventor : KASUKABE SUSUMU
MORI TERUTAKA
ARIGA AKIHIKO
SHIGI HIDETAKA
WATABE TAKAYOSHI
KONO RYUJI

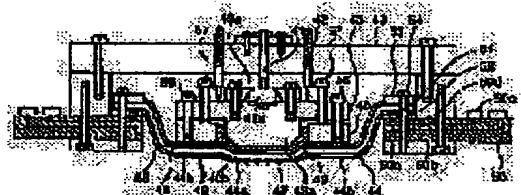
(30)Priority
Priority number : 09119107 Priority date : 09.05.1997 Priority country : JP

(54) CONNECTOR AND INSPECTION SYSTEM

(57)Abstract:

PROBLEM TO BE SOLVED: To deal with a high density inspection object, e.g. a semiconductor element, by imparting a pressure for bringing the forward end of a contact terminal to an electrode from a supporting member to a retaining member.

SOLUTION: The inspection system comprises spring probes 42 arranged symmetrically to a center pivot 41 in the longitudinal and lateral directions and imparting a constant pressing force against a vertical displacement, a retaining member 43 being imparted with a low load pressing force from the spring probe 42, a buffer layer 46 provided between a multilayer film 44 and the retaining member 43, a wiring 48 led out from a contact terminal 47, and a ground layer 49 provided on the multilayer film 44. According to the arrangement, probing for short pitch multiple pins incident to high density semiconductor element is realized stably with a low load while protecting an object against damage. Furthermore, a high speed electric signal, i.e., a high frequency electric signal (on the order of 100 MHz - several 10 GHz) can be transmitted.



LEGAL STATUS

[Date of request for examination] 28.08.2001
[Date of sending the examiner's decision of rejection]
[Kind of final disposal of application other than the examiner's decision of rejection or application converted to registration]
[Date of final disposal for application]
[Patent number]
[Date of registration]
[Number of appeal against examiner's decision of]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-23615

(43) 公開日 平成11年(1999) 1月29日

(51) Int.Cl. ⁴	識別記号	F I	
G 0 1 R 1/073		G 0 1 R 1/073	E
31/28		H 0 1 L 21/66	B
H 0 1 L 21/66		G 0 1 R 31/28	K

審査請求 未請求 請求項の数14 O L (全 22 頁)

(21) 出願番号	特願平10-49912	(71) 出願人	000005108 株式会社日立製作所 東京都千代田区神田駿河台四丁目 6 番地
(22) 出願日	平成10年(1998) 3 月 3 日	(72) 発明者	春日部 進 神奈川県横浜市戸塚区吉田町292番地株式 会社日立製作所生産技術研究所内
(31) 優先権主張番号	特願平9-119107	(72) 発明者	森 照享 神奈川県横浜市戸塚区吉田町292番地株式 会社日立製作所生産技術研究所内
(32) 優先日	平 9 (1997) 5 月 9 日	(72) 発明者	有賀 昭彦 東京都小平市上水本町五丁目20番 1 号株式 会社日立製作所半導体事業部内
(33) 優先権主張国	日本 (J P)	(74) 代理人	弁理士 高橋 明夫 (外 1 名) 最終頁に続く

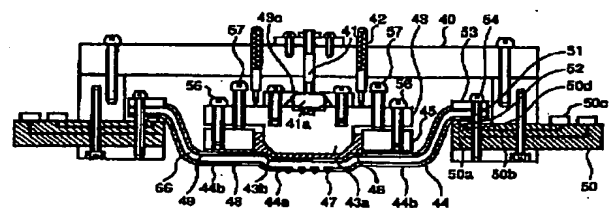
(54) 【発明の名称】 接続装置および検査システム

(57) 【要約】 (修正有)

【課題】 半導体素子等の被検査対象物の高密度化に対応可能にした接続装置および検査システムを提供すること。

【解決手段】 支持部材 4 0 と、先端を尖らせた接触端子 4 7 をブローピング側の領域部 4 4 a に複数並設し、該各接触端子に電氣的につながって引き出される複数の引き出し用配線 4 8 と絶縁層 6 6 を挟んでグランド層 4 9 とを有する多層フィルム 4 4 と、多層フィルムにおける裏側に固定された枠 4 5 と、押さえ部材 4 3 と、各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段 4 2 と、前記接触端子群の先端面を前記電極群の面に接触させる際、接触端子群の先端面が電極群の面に倣って平行出しするコンプライアンス機構 4 3 c、4 1 a、4 1 とを備えた。

図 2



【特許請求の範囲】

【請求項 1】被検査対象物上に配列された電極と電氣的に接触して電気信号の授受を行うための接続装置において、

前記接続装置を支持する支持部材と、
先端を尖らせた接触端子をブローピング側の領域部に複数並設し、該各接触端子に電氣的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、

該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、
前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段とを備えたことを特徴とする接続装置。

【請求項 2】被検査対象物上に配列された電極と電氣的に接触して電気信号の授受を行うための接続装置において、

前記接続装置を支持する支持部材と、
先端を尖らせた接触端子をブローピング側の領域部に複数並設し、該各接触端子に電氣的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、

該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、
前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段と、

前記接触端子群の先端面を前記電極群の面に接触させる際、接触端子群の先端面が電極群の面に倣って平行出しされるように前記押さえ部材を前記支持部材に対して係合させるコンプライアンス機構とを備えたことを特徴とする接続装置。

【請求項 3】被検査対象物上に配列された電極と電氣的に接触して電気信号の授受を行うための接続装置において、

前記接続装置を支持する支持部材と、
先端を尖らせた接触端子をブローピング側の領域部に複数並設し、該各接触端子に電氣的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、

該多層フィルムにおけるブローピング側と反対の裏側に前記領域部を囲むように固定された枠と、
前記多層フィルムにおける前記領域部の弛みをなくすように該領域部を張り出させる部分を有して前記枠を取付ける押さえ部材と、

前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する

接触圧付与手段と、

前記接触端子群の先端面を前記電極群の面に接触させる際、接触端子群の先端面が電極群の面に倣って平行出しされるように前記押さえ部材を前記支持部材に対して係合させるコンプライアンス機構とを備えたことを特徴とする接続装置。

【請求項 4】請求項 1 または 2 または 3 記載の接続装置において、多層フィルムの領域部の裏面と押さえ部材との間に緩衝層を備えたことを特徴とする接続装置。

10 【請求項 5】請求項 1 または 2 または 3 または 4 記載の接続装置における多層フィルムにおいて、引き出し用配線と接触端子とを個別に形成し、その両者を接続して前記多層フィルムを構成することを特徴とする接続装置。

15 【請求項 6】請求項 5 記載の接続装置において、引き出し用配線と接触端子との間を異方性導電シートあるいははんだあるいは金属の熱拡散により接続したことを特徴とする接続装置。

20 【請求項 7】請求項 5 記載の接続装置において、引き出し用配線と接触端子との間をはんだあるいは金属の熱拡散により接続し、前記引き出し用配線と該接触端子との接続部を絶縁樹脂で覆うことを特徴とする接続装置。

25 【請求項 8】請求項 1 または 2 または 3 または 4 記載の接続装置における多層フィルムにおいて、引き出し用配線と接触端子に形成した接続用配線とを個別に形成し、その両者を接続して前記多層フィルムを構成することを特徴とする接続装置。

30 【請求項 9】請求項 8 記載の接続装置において、引き出し用配線と接触端子に形成した接続用配線との間を異方性導電シートあるいははんだあるいは金属の熱拡散により接続したことを特徴とする接続装置。

35 【請求項 10】請求項 8 記載の接続装置において、引き出し用配線と接触端子に形成した接続用配線との間をはんだあるいは金属の熱拡散により接続し、前記引き出し用配線と前記接触端子に形成した接続用配線との接続部を絶縁樹脂で覆うことを特徴とする接続装置。

40 【請求項 11】請求項 1 または 2 または 3 記載の接続装置において、支持部材のブローピング側を配線基板に設置し、該配線基板に形成された電極と多層フィルムの周辺部に引き出された引き出し配線とを電氣的に接続して構成したことを特徴とする接続装置。

【請求項 12】被検査対象物を載置して支持する試料支持系を設け、

支持部材と、先端を尖らせた接触端子をブローピング側の領域部に複数並設し、該各接触端子に電氣的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前

記押さえ部材に対して付与する接触圧付与手段とを有する接続装置を設置し、
該接続装置の多層フィルムの周辺部に引き出された引き出し用配線と電氣的に接続されたテストを設け、
前記接続装置の多層フィルムに並設された接触端子の群と被検査対象物に配列された電極の群とを位置合わせする位置合わせ手段を設け、
該位置合わせ手段で位置合わせされた接触端子の群と電極の群とを接触させて前記テストから被検査対象物に対して電気信号を授受して検査を行うように構成したことを特徴とする検査システム。

【請求項 1 3】被検査対象物を載置して支持する試料支持系を設け、
支持部材と、先端を尖らせた接触端子を異方性導電シートあるいははんだ材料を介して電氣的に接続してプローピング側の領域部に複数並設し、該各接触端子に前記異方性導電シートあるいははんだ材料を介して電氣的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段とを有する接続装置を設置し、該接続装置の多層フィルムの周辺部に引き出された引き出し用配線と電氣的に接続されたテストを設け、
前記接続装置の多層フィルムに並設された接触端子の群と被検査対象物に配列された電極の群とを位置合わせする位置合わせ手段を設け、
該位置合わせ手段で位置合わせされた接触端子の群と電極の群とを接触させて前記テストから被検査対象物に対して電気信号を授受して検査を行うように構成したことを特徴とする検査システム。

【請求項 1 4】被検査対象物を載置して支持する試料支持系を設け、
支持部材と、先端を尖らせた接触端子をプローピング側の領域部に複数並設し、該各接触端子に電氣的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段とを有する接続装置を設置し、
該接続装置の多層フィルムの周辺部に引き出された引き出し用配線と電氣的に接続されたテストを設け、
前記接続装置の多層フィルムに並設された接触端子の群と被検査対象物に配列された電極の群とを位置合わせす

る位置合わせ手段を設け、
前記試料支持系を所望の高さまで上昇させて前記位置合わせ手段で位置合わせされた接触端子の群と電極の群とを接触させて前記テストから被検査対象物に対して電気信号を授受して検査を行うように構成したことを特徴とする検査システム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、对接する電極に接触した接触端子を通して電極に電気信号を伝送して半導体素子等の被検査対象物の良否判定を実施する接続装置および検査システムに関し、特に、半導体素子等の被検査対象物の狭ピッチ多ピンの電極に対して、半導体素子等の被検査対象物の損傷を防止した接続装置および検査システムに関するものである。

【0002】

【従来の技術】ウエハレベルにおける VLSI 等の半導体素子の電氣的特性検査を可能とする従来の薄型のプローブカードとしては、1988年度の International Test Conference (インターナショナル テスト コンファレンス) の講演論文集(メンブレン プローブ カード テクノロジー: MEMBRANE PROBE CARD TECHNOLOGY) の 601 頁から 607 頁に記載された技術(従来技術 1) が知られている。この従来技術 1 に記載された導体検査用のプローブは、フレキシブルな誘電体膜の上面にリソグラフ技術で配線を形成し、被検査対象物の半導体素子の電極に対応する位置に設けた誘電体膜のスルーホールにめっきにより、半球状のバンプを形成したものを接触端子として用いるものである。この従来技術 1 は、誘電体膜の表面に形成した配線および配線基板を通じて検査回路に接続されているバンプを、板ばねによって、検査対象の半導体素子の電極にバンプをこすって接触し、信号の授受を行って検査する方法である。

【0003】また従来のプローブ装置としては、特開平 2-163664 号公報(従来技術 2)、特開平 5-243344 号公報(従来技術 3)、特開平 8-83824 号公報(従来技術 4)、特開平 8-220138 号公報(従来技術 5)、特開平 7-283280 号公報(従来技術 6) において知られている。従来技術 1 および 2 および 3 および 4 および 5 には、支持手段に並進手段(上部伝達段に設けられた枢軸を下部伝達段で受けるように構成する。)をばねで結合し、平坦な膜プローブと実質的に平坦な被試験デバイスとの間の実質的な共平面整列を生起せしめる自動補償機能付きプローブ装置が記載されている。また従来技術 2 および 3 および 4 および 5 には、下部伝達段とメンブレンとの間に緩衝層を備えていることが記載されている。

【0004】また従来技術 5 には、さらに金属突起を形成した薄膜の導体パターン裏面の裏面に金属導体層を設けて接地することによって、マイクロストリップライン構

造としてインピーダンス整合及び低インダクタンス化を図ることが記載されている。また従来技術 6 には、結晶性の型材を異方性エッチングして得られる先端が尖った形状の接触端子を、引き出し配線を形成した絶縁フィルム上に該引き出し配線と接続して植設し、この絶縁フィルムを、配線基板に対して、緩衝層および基板となるシリコンウエハを挟みこんで一体として構成したプロービング装置が記載されている。

【0005】

【発明が解決しようとする課題】上記従来技術 1 に記載されているように、平坦あるいは半球状のバンプを形成したプローブにおいて、接点（突起状電極）を、アルミニウム電極やはんだ電極などの材料表面に酸化物が生成された被接触材料に対して擦りつけること（スクライプ動作）により、電極材料表面の酸化物を擦り取り、その下面の金属導体材料に接触させて良好な接触を確保するものである。この結果、電極を接点でスクライプすることにより、電極材料のクズが生じ、配線間のショートおよび異物発生の原因となり、また、電極にプローブを数百 mN 以上の荷重をかけながら擦りつけて接触を確保することにより、電極に損傷を与えることが多いという課題を有していた。

【0006】また従来技術 2～5 においては、接点の群を被検査対象物上の電極群の面に倣って平行出しする機能は付いているが、板ばねの変位に基いて接触荷重を付与する構成であるため、荷重均等の点から板ばねを大きく変位させて接触時における荷重を 1 ピン当たり数百 mN 以上にする必要が生じ、その結果被検査対象物における電極およびその直下の能動素子や配線に損傷を与えるおそれが生じるという課題を有していた。また従来技術 6 においては、緩衝層のみで接触対象の接触端子および電極の高さばらつきを吸収したり、プロービング時に被検査対象物を載置した試料台の駆動系から接触端子が受ける衝撃力を吸収することが困難で、半導体素子等の被検査対象物へ損傷を与える恐れがあった。以上説明したように、何れの従来技術においても、半導体素子等の被検査対象物の高密度化に伴う狭ピッチ多ピンへのプロービングを、被検査対象物を損傷させることなく、低荷重で安定して実現しようとする点について、十分考慮されていなかった。

【0007】本発明の目的は、上記課題を解決すべく、半導体素子等の被検査対象物の高密度化に対応可能な狭ピッチ多ピンへのプロービングを、被検査対象物を損傷させることなく、低荷重で安定して実現し、しかも高速電気信号、即ち高周波電気信号の伝送を可能にした接続装置および検査システムを提供することにある。また本発明の他の目的は、尖った先端を有する接触端子を被検査対象物上の電極に、低荷重で、単に押しつけることによって、電極材料等のクズを発生させることなく、低抵抗で安定した接続を実現した接続装置および検査システム

を提供することにある。また本発明の他の目的は、尖った先端を有する接触端子と、引き出し用配線とを別々に形成して、両者を接続して接触端子付きの引き出し用配線を形成することにより、製造時の歩留りを向上し、製造期間を短縮した安価な接続装置および検査システムを提供することにある。

【0008】

【課題を解決するための手段】上記目的を達成するために、本発明は、半導体素子等の被検査対象物上に配列された電極と電気的に接触して電気信号の授受を行うための接続装置において、前記接続装置を支持する支持部材と、先端を尖らせた接触端子をプロービング側の領域部に複数並設し、該各接触端子に電気的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与するスプリングプローブ等の接触圧付与手段とを備えたことを特徴とする接続装置である。また本発明は、半導体素子等の被検査対象物上に配列された電極と電気的に接触して電気信号の授受を行うための接続装置において、前記接続装置を支持する支持部材と、先端を尖らせた接触端子をプロービング側の領域部に複数並設し、該各接触端子に電気的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与するスプリングプローブ等の接触圧付与手段と、前記接触端子群の先端面を前記電極群の面に倣って平行出しされるように前記押さえ部材を前記支持部材に対して係合させるコンプライアンス機構とを備えたことを特徴とする接続装置である。

【0009】また本発明は、半導体素子等の被検査対象物上に配列された電極と電気的に接触して電気信号の授受を行うための接続装置において、前記接続装置を支持する支持部材と、先端を尖らせた接触端子をプロービング側の領域部に複数並設し、該各接触端子に電気的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおけるプロービング側と反対の裏側に前記領域部を囲むように固定された枠と、前記多層フィルムにおける前記領域部の弛みをなくすように該領域部を張り出させる部分を有して前記枠を取付ける押さえ部材と、前記各

接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与するスプリングブロープ等の接触圧付与手段と、前記接触端子群の先端面を前記電極群の面に接触させる際、接触端子群の先端面が電極群の面に倣って平行出しされるように前記押さえ部材を前記支持部材に対して係合させるコンプライアンス機構とを備えたことを特徴とする接続装置である。

【0010】また本発明は、前記接続装置において、多層フィルムの領域部の裏面と押さえ部材との間に緩衝層を備えたことを特徴とする。また本発明は、前記接続装置における多層フィルムにおいて、引き出し用配線と接触端子との間をはんだ等の金属あるいは金属の熱拡散あるいは異方性導電シートにより接続したことを特徴とする。また本発明は、前記接続装置における多層フィルムにおいて、引き出し用配線と接触端子に形成した接続用配線との間をはんだ等の金属あるいは金属の熱拡散あるいは異方性導電シートにより接続したことを特徴とする。また本発明は、前記接続装置において、支持部材のブローピング側を配線基板に設置し、該配線基板に形成された電極と多層フィルムの周辺部に引き出された引き出し配線とを電気的に接続して構成したことを特徴とする。

【0011】また本発明は、被検査対象物を載置して支持する試料支持系を設け、支持部材と、先端を尖らせた接触端子をブローピング側の領域部に複数並設し、該各接触端子に電気的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段とを有する接続装置を設置し、該接続装置の多層フィルムの周辺部に引き出された引き出し用配線と電気的に接続されたテストを設け、前記接続装置の多層フィルムに並設された接触端子の群と被検査対象物に配列された電極の群とを位置合わせする位置合わせ手段を設け、該位置合わせ手段で位置合わせされた接触端子の群と電極の群とを接触させて前記テストから被検査対象物に対して電気信号を授受して検査を行うように構成したことを特徴とする検査システムである。

【0012】また本発明は、被検査対象物を載置して支持する試料支持系を設け、支持部材と、先端を尖らせた接触端子をはんだ等の金属あるいは金属の熱拡散あるいは異方性導電シートを介して電気的に接続してブローピング側の領域部に複数並設し、該各接触端子に前記はんだ等の金属あるいは金属の熱拡散あるいは異方性導電シートを介して電気的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向

するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段とを有する接続装置を設置し、該接続装置の多層フィルムの周辺部に引き出された引き出し用配線と電気的に接続されたテストを設け、前記接続装置の多層フィルムに並設された接触端子の群と被検査対象物に配列された電極の群とを位置合わせする位置合わせ手段を設け、該位置合わせ手段で位置合わせされた接触端子の群と電極の群とを接触させて前記テストから被検査対象物に対して電気信号を授受して検査を行うように構成したことを特徴とする検査システムである。

【0013】また本発明は、被検査対象物を載置して支持する試料支持系を設け、支持部材と、先端を尖らせた接触端子をブローピング側の領域部に複数並設し、該各接触端子に電気的につながって周辺部に引き出される複数の引き出し用配線と該複数の引き出し用配線に対向するように絶縁層を挟んでグランド層とを有する多層フィルムと、該多層フィルムにおける前記領域部の弛みをなくすようにして多層フィルムを取り付ける押さえ部材と、前記各接触端子の先端を各電極に接触させるための接触圧を前記支持部材から前記押さえ部材に対して付与する接触圧付与手段とを有する接続装置を設置し、該接続装置の多層フィルムの周辺部に引き出された引き出し用配線と電気的に接続されたテストを設け、前記接続装置の多層フィルムに並設された接触端子の群と被検査対象物に配列された電極の群とを位置合わせする位置合わせ手段を設け、前記試料支持系を所望の高さまで上昇させて前記位置合わせ手段で位置合わせされた接触端子の群と電極の群とを接触させて前記テストから被検査対象物に対して電気信号を授受して検査を行うように構成したことを特徴とする検査システムである。

【0014】以上説明したように、前記構成によれば、半導体素子の高密度化に伴う狭ピッチ多ピンへのブローピングを、被検査対象物を損傷させることなく、低荷重で安定して実現し、しかも高速電気信号、即ち高周波電気信号（100MHz～数10GHz程度の高周波数）の伝送を可能にすることができる。また前記構成によれば、多層フィルムにおける尖った先端を有する接触端子を並設した領域部の弛みをなくすと共に平行出しするコンプライアンス機構を設けることによって、尖った先端を有する接触端子の群を被検査対象物上の電極の群に、1ピン当たり低荷重（3～50mN程度）で、単に押しつけることによって、電極材料等のクズを発生させることなく、0.05Ω～0.1Ω程度の低抵抗で安定した接続を実現することができる。

【0015】また前記構成によれば、ウエハの状態において、多数並設された半導体素子（チップ）の内、1個

および引き出し用配線 48 は、説明の簡単のため、2 の接触端子分のみ示すが、もちろん、実際には、後述するように複数個が配置される。

【0021】まず、本発明に係る接続装置（プロービング装置）は、ウェハの状態において、多数並設された半導体素子（チップ）の内、1 個または多数個の半導体素子について同時に、且つ低荷重（1 ピン当たり 3～50 mN 程度）で表面に酸化物が形成された A1 またははんだ等の電極 3 と 0.05 Ω～0.1 Ω 程度の安定した低抵抗値で確実に接続させることにある。これによって、従来技術のようにスクライプ動作をさせる必要がなく、スクライプ動作による電極材料のくずを発生を防止することができる。即ち、多層フィルム 44 において、電極 3 の配列に対応するように並設された接触端子 47 の先端を尖せると共に、枠 45 で支持された周辺部 44b に対して、この周辺部 44b 内の上記接触端子 47 を並設した領域部 44a を、押さえ部材 43 の下側に形成された突出部 43a における高精度の平坦度が確保された下面 43b に倣って緩衝層 46 を挟んで張り出させて多層フィルム自身の弛みをなくし、この張り出された領域部 44a に並設された接触端子 47 の尖った先端を、A1 またははんだ等の電極（被接触材）3 に垂直に低荷重（1 ピン当たり 3～50 mN 程度）でプロービングすることによって、電極（被接触材）3 の表面に形成された酸化物を容易につき破ってその下面の電極の金属導体材料に接触させて 0.05 Ω～0.1 Ω 程度の安定した低抵抗値で良好な接触を確保することができる。特に、枠 45 で支持された周辺部 44b に対して、この周辺部 44b 内の多数の接触端子 47 を並設した領域部 44a を、押さえ部材 43 の下側に形成された突出部 43a における高精度の平坦度が確保された下面 43b に倣って緩衝層 46 を挟んで張り出させることによって多層フィルム自身の弛みをなくして、多数の接触端子 47 の先端の平坦度を突出部 43a の下面 43b の平坦度に合わせて高精度を確保することにある。なお、領域部 44a における張り出し量は、押さえ部材（押さえ板）43 にセンターピボット 41 を中心に左右および前後に締着されて調整可能なねじ 57 の押さえ部材 43 の下面からの突出し量によって定まることになる。即ち、押さえ部材 43 に突出し量を定めて取り付けられたねじ 57 の下端が、多層フィルム 44 における領域部 44a の周辺部 44b を接着固定した枠 45 の上面に接触するまで、センターピボット 41 を中心に左右および前後に設けられて押さえ部材に形成された穴に挿入されたねじ 56 を枠 45 に対して締め付けることによって押さえ部材 43 の突出部 43a を下降させて緩衝層 46 を介して多数の接触端子 47 が並設された領域部 44a を張り出すことによって多層フィルム自身のたるみがなくなることになる。これによって、多数の接触端子 47 に亘った接触端子の尖った先端の平坦度を ±2 μm 程度以下の高精度に確保

することができる。

【0022】また 1 個または多数個の半導体素子についての電極（被接触材）3 の面（被接触材面）3a と該電極に対応する多数の接触端子 47 との平行出しを、図 3 に少し誇張して示すように、押さえ部材（押さえ板）43 をセンターピボット 41 で傾動可能に支持すると共にセンターピボット 41 を中心に左右および前後に対称に設置されたスプリングブロープ 42 によって押さえ部材 43 の上下の変位に対して常に一定の押付け力を付与することによって実現することにある。即ち、センターピボット（押さえ部材支持軸）41 と押さえ部材 43 との間の係り合いの関係および対称に設置されたスプリングブロープ 42 によって 1 ピン当たり低荷重のコンプライアンス機構が形成され、このコンプライアンス機構によって多数の接触端子 47 の先端が 1 個または多数個の半導体素子についての電極（被接触材）3 の面（被接触材面）3a に追従して倣って平行出しが行われる。センターピボット（押さえ部材支持軸）41 は、図 2 に示すように、押さえ部材 43 の中心に位置し、押さえ部材 43 の上部に取り付けられたテーパ（傾き）43c とセンターピボットの下部球面 41a との傾動可能な接触状態を利用して、初期状態ではスプリングブロープ 42 による押付け力のバランスによって初期に規定した一定位置に位置付けする。次に、センターピボット（押さえ部材支持軸）41 と押さえ部材 43 との間およびスプリングブロープ 42 によってコンプライアンス機構が形成されているため、図 3 に示すように、接触端子 47 の尖った先端を被接触材（電極）3 に接触し始めた時点で、センターピボット 41 の軸を中心軸として、押さえ部材のテーパ（傾き）43c がセンターピボットの下部球面 41a の一部を擦り、その後センターピボットの下部球面 41a と押さえ部材のテーパ（傾き）43c とが離れ、押さえ部材 43 が自由に被接触材（電極）3 の全体の面 3a に追従するように倣って傾動され、多数の接触端子の尖った先端を結んだ面と被接触材（電極）3 の全体の面 3a との間において平行出しが行われると共に個々の接触端子の先端の高さの ±2 μm 程度以下のバラツキを緩衝層 46 の局所的な変形によって吸収して半導体ウェハ 1 上に配列された各被接触材（電極）3 の高さの ±0.5 μm 程度のバラツキに倣って均一な食い込みによる接触が行われ、低荷重（1 ピン当たり 3～50 mN 程度）で均一なプロービングを実現することができる。

【0023】以上説明したように、多層フィルム 44 における接触端子 47 を並設した領域部 44a についての押さえ部材 43 の突出部 43a による緩衝層 46 を介しての張り出しと、押さえ部材 43 をセンターピボット 41 に対して傾動可能に支持することによって多数の接触端子の尖った先端を結んだ面と被接触材（電極）3 の全体の面 3a との間において平行出しとを行うことによって、多数個チップ同時に、且つ低荷重（1 ピン当たり 3

～50 mN程度)で均一なブローピングを $0.05\Omega\sim 0.1\Omega$ 程度の安定した低抵抗値で実現することができる。当然、1チップにおいても、同様なブローピングを実現することができる。また、多層フィルム44において、図4に示す如く、各接触端子47につながった引き出し用配線48に対して絶縁膜66(74)を挟んで対向するグラント層49を設置し、絶縁膜66(74)の誘電率 ϵ_r および厚さ(引き出し用配線48とグラント層49との間の間隙)h並びに引き出し用配線48の幅wを適切な値にして、引き出し用配線48のインピーダンスZ0を 50Ω 程度にすることによってテストの回路とのマッチングをとることが可能となり、その結果引き出し用配線48を伝送する電気信号の乱れ、減衰を防止して、半導体素子に対してテストによる高周波数(100MHz～数10GHz程度)まで対応できる高速電気信号による電気特性検査を実現することが可能となる。

【0024】以上説明したように、多層フィルム44において、各接触端子47につながった引き出し用配線48に対して絶縁膜66(74)を挟んで対向するグラント層49を設置してインピーダンスをテストの回路とのマッチングがとれる 50Ω 程度にすることができ、それ以外のブロープ(接触端子)の長さを接触端子部分(0.05～0.5mm程度)47のみとなり、によってテストの回路とのマッチングをとることが可能となり、高速電気信号の乱れを少なくして、半導体素子に対する高速電気信号による電気特性検査を実現することが可能となる。図5は、本発明に係る接続装置の第2の実施の形態の要部を示す図である。本接続装置の第2の実施の形態は、多層フィルム44の端を配線基板50の下面に位置させて引き出し用配線48の端に上側に出るように金属めっきで充填して接続したビア51と配線基板50の下側に形成された電極50aとを直接圧力をかけて接触させるか、異方性導電シート52あるいは、はんだなどを用いて接続する。即ち、本第2の実施の形態では、多層フィルム44における引き出し用配線48の端をビア51によって上面に形成し、配線基板50の下面に設けられた電極50aと接続する。これ以外の構成は、図2に示す第1の実施の形態と同様である。

【0025】図6は、本発明に係る接続装置の第3の実施の形態の要部を示す図である。本接続装置の第3の実施の形態は、図2で用いるセンターピボット41に変えて、押さえ部材43をノックピン55を介して僅か傾動可能に保持する構成した。即ち、押さえ部材43の中心を対称にして左右および前後に設けられた4本のノックピン55を、支持部材40に形成された上方に拡がったテーパ穴58に挿入して押さえ部材43に締着する。これ以外の構成は、図2に示す第1の実施の形態と同様である。即ち、1個または多数個の半導体素子についての電極(被接触材)3の面(被接触材面)3aと該電極に

対応する多数の接触端子47との平行出しを、図7に少し誇張して示すように、押さえ部材43に取り付けられた各ノックピン55を支持部材40に形成された上方に拡がったテーパ穴58の下部に傾動可能に支持すると共に押さえ部材43の中心に対して左右および前後に対称に設置されたスプリングブロープ42によって押さえ部材43の上下の変位に対して常に一定の低荷重(1ピン当たり3～50mN程度)の押付け力を付与することによって実現することにある。即ち、押さえ部材43に取り付けられた各ノックピン55と支持部材(上部固定板)40に形成された上方に拡がったテーパ穴58との間の係りあいの関係および対称に設置されたスプリングブロープ42によって1ピン当たり低荷重のコンプライアンス機構が形成され、このコンプライアンス機構によって多数の接触端子47の先端が1個または多数個の半導体素子についての電極(被接触材)3の面(被接触材面)3aに追従して倣って平行出しが行われる。まず、図6に示す如く、スプリングブロープ42による押さえ部材43への押付け力によって押さえ部材43に取り付けられた各ノックピン55の頭が支持部材40の上面に当接した状態で位置付けされる。次に、押さえ部材43に取り付けられた各ノックピン55と支持部材40に形成されたテーパ穴58の間およびスプリングブロープ42によってコンプライアンス機構が形成されているため、図7に示すように、各スプリングブロープ42による押さえ部材43への均等な押付け力によって各ノックピン55がテーパ穴58を滑ったり、傾動することによって押さえ部材43が自由に被接触材(電極)3の全体の面3aに追従するように倣って傾動され、多数の接触端子の尖った先端を結んだ面と被接触材(電極)3の全体の面3aとの間において平行出しが行われると共に個々の接触端子の先端の高さの $\pm 2\mu\text{m}$ 程度以下のバラツキを緩衝層46の局所的な変形によって吸収して半導体ウエハ1上に配列された各被接触材(電極)3の高さの $\pm 0.5\mu\text{m}$ 程度のバラツキに倣って均一な食い込みによる接触が行われ、低荷重(1ピン当たり3～50mN程度)で均一なブローピングを実現することができる。

【0026】図8は、本発明に係る接続装置の第4の実施の形態の要部を示す図である。本接続装置の第4の実施の形態は、多層フィルム44の端を配線基板50の下面に位置させて引き出し用配線48の端に上側に出るように金属めっきで充填して接続したビア51と配線基板50の下側に形成された電極50aとを直接圧力をかけて接触させるか、異方性導電シート52あるいは、はんだなどを用いて接続する。即ち、本第4の実施の形態では、多層フィルム44における引き出し用配線48の端をビア51によって上面に形成し、配線基板50の下面に設けられた電極50aと接続する。これ以外の構成は、図6に示す第3の実施の形態と同様である。図9は、本発明に係る接続装置の第5の実施の形態の要部を

示す図である。本接続装置の第5の実施の形態は、多層フィルム44における接触端子47と引き出し用配線48とを接続する構成部分が異なる他は、上記図2、図5、図6および図8に示す接続装置の実施の形態と同様に構成される。すなわち、本第5の実施の形態では、図9に示すように、被検査対象の電極3が配列された領域のみに対応するようにポリイミド膜61を設け、該ポリイミド膜61に電極3に対応するように多数の接触端子47を並設し、各接触端子47に接続してポリイミド膜61上に形成した電極62を、引き出し用配線48を形成したポリイミド膜65の電極69に異方性導電シート70を介して接続させ、ポリイミド膜65、異方性導電シート70およびポリイミド膜61を接合一体化することによって、接続端子47を形成した多層フィルム44を構成する。なお、この多層フィルム44として、例えば、ポリイミド膜65、引き出し用配線48、中間ポリイミド膜66、グラント層49およびポリイミド保護膜68からなる配線用フィルムをあらかじめ形成すればよい。

【0027】図10は、本発明に係る接続装置の第6の実施の形態の要部を示す図である。本接続装置の第6の実施の形態は、多層フィルム44における接触端子47と引き出し用配線48とを接続する構成部分が異なる他は、上記図2、図5、図6および図8に示す接続装置の実施の形態と同様に構成される。すなわち、本第6の実施の形態では、図10に示すように、被検査対象の接触端子47を、引き出し用配線48を形成したポリイミド膜65の電極69に異方性導電性シート70を介して接続させることにより、接続端子47を形成した多層フィルム44を構成する。なお、この多層フィルム44として、例えば、ポリイミド膜65、引き出し用配線48、中間ポリイミド膜66、グラント層49およびポリイミド保護膜68からなる配線用フィルムをあらかじめ形成すればよい。

【0028】図19(a)は、本発明に係る接続装置の第7の実施の形態の要部を示す図である。本接続装置の第7の実施の形態は、多層フィルム44における接触端子47と引き出し用配線48とを接続する構成部分が異なる他は、上記図2、図5、図6および図8に示す接続装置の実施の形態と同様に構成される。すなわち、本第7の実施の形態では、図19(a)に示すように、被検査対象の電極3に対応するように、図17(b)で後述するシリコンウエハの型材80に多数の接触端子47を並設し、各接触端子47と一体形成した電極200を、引き出し用配線48を形成したポリイミド膜65の電極69にはんだ201を介して接続させ、ポリイミド膜65、はんだ201および電極200を接合一体化することによって、接続端子47を形成した多層フィルム44を構成する。なお、この多層フィルム44として、例えば、ポリイミド膜65、引き出し用配線48、中間ポリ

イミド膜66、グラント層49およびポリイミド保護膜68からなる配線用フィルムをあらかじめ形成すればよい。また、接触端子47と一体形成した電極200とポリイミド膜65の電極69を樹脂202で覆って、保護膜として形成する。樹脂202としては、例えば、エポキシ系あるいはアクリル系の熱硬化性樹脂あるいは熱可塑性樹脂を使用する。前記保護膜用の樹脂202の形成方法は、例えば、ポリイミド膜65の電極69と接続端子47の電極200をはんだ接合した後、ポリイミド膜65とシリコンウエハの型材80との間に樹脂202をディスペンサで注入した後、加熱硬化することにより形成するか、あるいは、はんだ201を形成した多層フィルム44と、接続端子47を形成したシリコンウエハの型材80との間に樹脂202を挟み込んで加圧加熱して、電極69と電極200の間をはんだ201で接続することにより樹脂202の層を形成すればよい。はんだとしては、例えば、錫鉛の共晶はんだあるいは錫銀のはんだを用いる。なお、樹脂202を省略することも可能である。

【0029】図19(b)は、本発明に係る接続装置の第8の実施の形態の要部を示す図である。本接続装置の第8の実施の形態は、多層フィルム44における接触端子47と引き出し用配線48とを接続する構成部分が異なる他は、上記図2、図5、図6および図8に示す接続装置の実施の形態と同様に構成される。すなわち、本第8の実施の形態では、図19(b)に示すように、被検査対象の接触端子47を、引き出し用配線48を形成したポリイミド膜65の電極69にはんだ201を介して接続させることにより、接続端子47を形成した多層フィルム44を構成する。なお、この多層フィルム44として、例えば、ポリイミド膜65、引き出し用配線48、中間ポリイミド膜66、グラント層49およびポリイミド保護膜68からなる配線用フィルムをあらかじめ形成すればよい。また、接触端子47とポリイミド膜65の電極69を樹脂202で覆って、保護膜として形成する。樹脂202としては、例えば、エポキシ系あるいはアクリル系の熱硬化性樹脂あるいは熱可塑性樹脂を使用する。はんだとしては、例えば、錫鉛の共晶はんだあるいは錫銀のはんだを用いる。なお、樹脂202を省略することも可能である。

【0030】図20(a)は、本発明に係る接続装置の第9の実施の形態の要部を示す図である。本接続装置の第9の実施の形態は、多層フィルム44における接触端子47と引き出し用配線48とを接続する構成部分が異なる他は、上記図2、図5、図6および図8に示す接続装置の実施の形態と同様に構成される。すなわち、本第9の実施の形態では、図20(a)に示すように、被検査対象の電極3に対応するように、図17(b)で後述するシリコンウエハの型材80に多数の接触端子47を並設し、各接触端子47と一体形成した電極200を、

引き出し用配線 48 を形成したポリイミド膜 65 に形成したはんだビア電極 203 に接続させ、ポリイミド膜 65、はんだビア電極 203 および電極 200 を接合一体化することによって、接続端子 47 を形成した多層フィルム 44 を構成する。なお、この多層フィルム 44 の構成および保護膜用の樹脂 202 は、前記第 7 の実施の形態と同様である。はんだビア電極 203 は、引き出し用配線 48 にはんだめっきを形成する。

【0031】図 20 (b) は、本発明に係る接続装置の第 10 の実施の形態の要部を示す図である。本接続装置の第 10 の実施の形態は、多層フィルム 44 における接触端子 47 と引き出し用配線 48 とを接続する部分が、接触端子 47 の真上で接続することが異なる他は、図 20 (a) における第 9 の形態と同じであり、上記図 2、図 5、図 6 および図 8 に示す接続装置の実施の形態と同様に構成される。図 21 (a) は、本発明に係る接続装置の第 11 の実施の形態の要部を示す図である。本接続装置の第 11 の実施の形態は、多層フィルム 44 における接触端子 47 と引き出し用配線 48 とを接続する構成部分が異なる他は、上記図 2、図 5、図 6 および図 8 に示す接続装置の実施の形態と同様に構成される。すなわち、本第 11 の実施の形態では、図 21 (a) に示すように、被検査対象の電極 3 に対応するように、図 17

(b) で後述するシリコンウエハの型材 80 に多数の接触端子 47 を並設し、各接触端子 47 と一体形成した電極 200 の表面に形成した錫めっき 204 と、引き出し用配線 48 を形成したポリイミド膜 65 の電極 69 に形成した金めっき 205 とを熱拡散し、錫金の合金を形成することにより接続させ、ポリイミド膜 65、電極 69 および電極 200 を接合一体化することによって、接続端子 47 を形成した多層フィルム 44 を構成する。なお、この多層フィルム 44 として、例えば、ポリイミド膜 65、引き出し用配線 48、中間ポリイミド膜 66、グランド層 49 およびポリイミド保護膜 68 からなる配線用フィルムをあらかじめ形成すればよい。

【0032】なお、前記の錫めっき 204 を金めっきとして、前記の金めっき 205 を錫めっきとして、互いに材料を置き換えることにより、熱拡散により錫金の合金を形成して接合してもよい。図 21 (b) は、本発明に係る接続装置の第 12 の実施の形態の要部を示す図である。本接続装置の第 12 の実施の形態は、多層フィルム 44 における接触端子 47 と引き出し用配線 48 とを接続する部分が接触端子 47 の真上で接続することが異なる他は、図 21 (a) における第 11 の形態と同様であり、上記図 2、図 5、図 6 および図 8 に示す接続装置の実施の形態と同様に構成される。上述した第 1～第 12 の実施の形態は、接触端子 47 を、導電性材料で構成している。そのため、この部分が多層フィルム（配線用フィルム）44 よりも硬くなるため、測定対象物の電極に当接させた際に、接触がより良好となる。

【0033】これらの接続装置における接触端子の配置および引き出し用配線の配線パターンは、被検査対象物、例えば、半導体集積回路の電極パターンに対応して種々構成される。図 11 および図 12 に、それらの第 1 および第 2 の実施例を示す。図 11 (a) は、本発明に係る接続装置における接触端子の配置および引き出し用配線の第 1 の実施例を示す平面図である。図 11 (b) は、その配線が設けられている多層フィルムを折り曲げた状態を示す斜視図である。また、図 12 (a) は、本発明に係る接続装置における接触端子の配置および引き出し用配線の他の例を示す平面図である。図 12 (b) は、その配線が設けられている多層フィルム 44 を折り曲げた状態を示す斜視図である。なお、これらの図において、接触端子および引き出し配線は、図示および説明の簡単のため、数を少なくし、また、密度を低くして表示してある。実際には、さらに、多数の接触端子を設けることができ、また、高密度で配置できることはいうまでもない。

【0034】図 11 (a)、(b)、および図 12 (a)、(b) に示すように、接続装置は、例えば、ポリイミド膜で構成される多層フィルム 44 上に、被検査対象の電極 3 に対応する位置に配置された接触端子 47 と、これらの接触端子 47 に一端が接続され、他端が多層フィルム 44 の周縁部に設けられるビア 51 まで引き回される引き出し用配線 48 とが設けられる。引き出し用配線 48 は、種々の態様で配線できる。例えば、各配線を一方向に引き出して配線したり、放射状に配線したりすることができる。具体的にいえば、図 12 (a) および (b) に示す第 1 の実施例は、多層フィルム 44 を四角形状に形成し、四角形の各辺に設けられるビア 51 まで引き出し用配線 48 が設けられる。また、図 11 (a) および (b) に示す第 2 の実施例は、多層フィルム 44 を長方形形状に形成し、両端部にビア 51 を配置してある。

【0035】次に、まずこれらの接続装置を製造するための方法についてその概要を説明する。検査装置本体へ電気信号を伝送するための接続装置における配線の引き出し方法として、例えば、被検査対象がウエハに形成された LSI 表面の電極である場合は、次のように行う。まず、図 11 (a) または図 12 (a) に示したように、該 LSI 形成ウエハの領域 101 よりもひと回り大きなシリコンウエハなどの接触端子形成用型材 102 を用いて、該 LSI 形成ウエハと同じ領域 101 に、接触端子 47 を形成するための穴を、二酸化シリコンをマスクとして、シリコンウエハを異方性エッチングにより形成して型を製作する。そして、この型を用いて、接触端子 47 を構成するための突起を設ける。さらに、接触端子形成用型材 102 の表面に、ポリイミド膜および、引き出し用配線 48 を形成して多層フィルム 44 を形成する。また、必要に応じて、多層フィルム 44 に、図 11

(a) に示したように、切れ目 103 を入れる。そして、多層フィルム 44 を、図 11 (b) あるいは図 12 (b) に示すように、該 LSI 形成ウエハの検査領域 101 に対応する、接触端子 47 を形成した領域を、多層フィルム 44 の裏面に枠 45 を固着して、多角形で囲うように折り曲げる。さらに、図 2、図 5、図 6 および図 8 に示すように、該枠付きの多層フィルム 44 と押さえ部材 43 の間に、緩衝層 46 を挟みこみ、一体的に取り付けてから接触端子形成用型材 102 を除去した後、上部固定基板 40 および配線基板 50 に載置し、該配線基板 50 の電極 50a に、引き出し用配線 48 のビア 51 を導電シート 52 あるいははんだで多層フィルム押さえ部材 53 を配線基板 50 にねじ 54 で接続する。

【0036】なお、上記実施例では、被検査対象がウエハに形成された全部の半導体素子の電極を一括して接触する場合を示したが、本発明は、これに限られない。例えば、半導体素子を個別に、あるいは任意の個数の半導体素子を同時に検査するための接続装置として、多層フィルムをウエハサイズよりも小さな領域で製造してもよいことはいうまでもない。

【0037】次に、本発明に係る接続装置の第 1 の実施の形態における接触端子部分の構造およびその製造方法について説明する。図 13 に示す接触端子部分は、多層フィルム 44 として下層にポリイミド膜 71 を有し、かつ、突起を構成するためのパンプ 72 と、その先端部に被着されためっき膜 73 とで構成される。また、ポリイミド膜 71 の一方の面 (基板対向面) に、引き出し用配線 48、ポリイミド膜 74、グランド層 49 およびポリイミド保護膜 75 を構成する。引き出し用配線 48 が、その一端を前記パンプ 72 に接触させて設けられている。接触端子 47 は、例えば、先端が角錐形状に尖ったパンプ 72 と該パンプ 72 の先端の表面に形成されためっき膜 73 とによって形成される。パンプ 72 は、硬度が高く、且つめっきをしやすいニッケル等で形成される。めっき膜 73 は、ニッケル膜より更に硬く、ロジウムで構成される。めっき膜 73 として、ロジウムを用いる理由は、ロジウム膜の硬度がニッケル膜より大きいことによる。

【0038】図 13 には、本発明に係る接続装置の第 1 の実施の形態における接触端子部分における代表的な寸法を示す。即ち、半導体素子における電極の狭ピッチである 0.2 mm 以下の例えば 0.13 mm または 0.1 mm に対応できるように、グランド層 49 およびポリイミド保護膜 75 の厚さを約 5 μ m、ポリイミド膜 74 の厚さを約 50 μ m、ポリイミド膜 71 の厚さを約 20 μ m、接触端子 47 の先端部の高さを約 28 μ m、該先端部の底面の幅を約 40 μ m とする。本第 1 の実施の形態では、底面の一辺が例えば 10~60 μ m の四角錐形状で先端が尖った接触端子 47 で構成される。この四角錐は、型材について、フォトリソグラフィによりパターニ

ングされるので、位置および大きさが高精度に決められる。また、異方性エッチングにより形成されるので、形状がシャープに形成できる。特に、先端を、尖った形状とすることができる。これらの特徴は、他の実施の形態においても共通する。本実施の形態によれば、半導体素子における電極のピッチが 0.1 mm より狭くなっていて 10~20 μ m 程度まで、対応させる接触端子 47 を容易に形成することが可能となる。即ち、接触端子 47 の底面の 1 辺を 5 μ m 程度まで容易に形成することができる。また多層フィルムの状態において、接触端子 47 を形成した際接触端子 47 の高さの精度として、 $\pm 2 \mu$ m 以内の精度を達成でき、その結果これら多数の接触端子 47 を並設した領域部 44a を押さえ部材 (押さえ板) 43 を用いて緩衝層 46 を挟んで張り出して多層フィルム自身の弛みをなくした際も、接触端子 47 の高さの精度としてほぼ $\pm 2 \mu$ m 以内の精度を得ることができ、低荷重 (1 ピン当たり 3~50 mN 程度) で安定して半導体素子に配列した電極 3 とブローピングをすることが可能となる。

【0039】また接触端子 47 の先端を尖った形状とするのは、次の理由からである。即ち、被検査対象の電極 3 がアルミニウム等の場合、表面に酸化膜が形成されていて、接触時の抵抗が不安定となる。このような電極 3 に対して、接触時の抵抗値の変動が 0.5 Ω 以下の安定した抵抗値を得るためには、接触端子 47 の先端部が、電極 3 の表面の酸化膜をつき破って、良好な接触を確保する必要がある。そのためには、例えば、従来技術に記載されているように、接触端子の先端が半円形の場合、1 ピン当たり 300 mN 以上の接触圧で、各接触端子を電極に擦りつける必要がある。一方、接触端子の先端部が、直径 10 μ m~30 μ m の範囲の平坦部を有する形状の場合には、1 ピン当たり 100 mN 以上の接触圧で、各接触端子を電極に擦りつける必要がある。そのため、酸化膜を含めて電極材料のくずが発生することになり、配線間のショートおよび異物発生の原因となると共に接触圧 100 mN が 100 mN 以上と大きいことにより、電極またはその直下にある素子を損傷させることになる。

【0040】一方、本発明に係る先端が尖った接触端子 47 を用いた場合には、1 ピン当たり 3~50 mN 程度以上の接触圧があれば、電極 3 に擦り突けることなく、単に押圧するだけで、0.5 Ω 以下の安定した接触抵抗で、通電を行うことができる。その結果、低針圧で電極に接触すればよいため、電極、または、その直下にある素子に損傷を与えることが防止できる。また、全接触端子にピン圧をかけるために必要な力を小さくすることができる。その結果、この接続装置を用いる試験装置におけるブローパ駆動装置の耐荷重を軽減し、製造コストを低減することができる。なお、もし 1 ピン当たり 100 mN 以上の荷重をかけることができる場合には、例え

ば、底面の一辺が $40\mu\text{m}$ 程度の四角錐台の突起であって、先端部の一辺を $30\mu\text{m}$ より小さくするならば、点のように尖っていないくともよい。ただし、上述した理由から、可能な限り先端部の面積を $5\mu\text{m}$ 以下と小さくして尖らせることが必要となる。また、先端を尖らせた接触端子47を用いることによって、電極3に擦り突けることなく、低い押圧力（1ピン当たり $3\sim 50\text{mN}$ ）で接触すれば良いため、電極材料のくずが発生することを防止することができる。この結果、ブローピング後に、電極材料のくずを取り除くための洗浄工程が不要となり、製造コストを低減することができる。

【0041】次に、図2、図5、図6および図8に示す接続装置（ブローピング装置）を形成するための製造プロセスについて、図14および図15を参照して説明する。図14および図15は、図2に示す接続装置を形成するための製造プロセスのうち、特に、型材であるシリコンウエハ80に異方性エッチングで形成した四角錐の穴を用いて、四角錐の接触端子先端部を形成した薄膜の押圧状態を、センターピボット31を介して、緩衝層36とスプリングプローブ32により自在に調整可能な接続装置を組み上げるための製造プロセスを工程順に示したものである。

【0042】まず図14（a）に示す工程が実行される。この工程は、厚さ $0.2\sim 0.6\text{mm}$ のシリコンウエハ80の（100）面の両面に熱酸化により二酸化シリコン膜81を $0.5\mu\text{m}$ 程度形成し、次にホトレジストマスクにより二酸化シリコン膜81をエッチングし、次に該二酸化シリコン膜81をマスクとして、シリコンウエハ80を異方性エッチングして、（111）面に囲まれた四角錐のエッチング穴80aを形成するものである。即ち、二酸化シリコン膜81をマスクとして、異方性エッチングにより（111）面に囲まれた四角錐のエッチング穴80aが形成されることになる。

【0043】次に、図14（b）に示す工程が実行される。この工程は、異方性エッチングしたシリコンウエハ80の（111）面を、ウェット酸素中での熱酸化により、二酸化シリコン膜82を、 $0.5\mu\text{m}$ 程度形成し、次にその表面に導電性被覆83を形成し、次に上記導電性被覆83の表面に、多層フィルムとなるポリイミド膜84（71）を膜状に形成し、ついで、接触端子47を形成すべき位置にあるポリイミド膜84（71）を、上記導電性被覆83の表面に至るまで除去した後、該ポリイミド膜84の開口部に露出した導電性被覆83に、該導電性被覆83を電極として、ニッケルのような硬度の高い材料を主成分として電気めっきして、接触端子とするバンプ85（72）を形成するものである。電気めっきして接触端子47とするバンプ85（72）を形成できる材料としては、ニッケル以外にCuがあるが、硬度がやわらかく単独では使用不可能である。次に、図14（c）に示す工程が実行される。この工程は、上記ポリ

イミド膜84およびバンプ85（72）の表面に、銅を、スパッタリング法あるいは蒸着法により成膜することにより、厚さ $1\mu\text{m}$ 程度の導電膜を形成して、その表面に配線形成用のホトレジストマスクにより、引き出し用配線48を形成し、次に上記ポリイミド膜84の表面に、更に中間ポリイミド膜86（74）を形成し、次にその表面にグランド層49を形成し、更にその表面に保護用のポリイミド膜87（75）を形成するものである。

【0044】次に、図14（d）に示す工程が実行される。この工程は、上記保護用のポリイミド膜87（75）の表面に、枠45を位置合わせして接着固定し、次にシリコン系のコーティング材を緩衝層46として枠45の中に供給するものである。本実施例では、例えば、厚さが $0.5\sim 3\text{mm}$ で、硬さ（JISA）が15～70程度のシリコンコーティング材をエラストマとして用いている。しかし、エラストマは、これに限定されない。また、エラストマは、シート状のエラストマを使用してもよいし、エラストマ自体を使用しなくてもよい。緩衝層46の役目としては、多数の接触端子47の先端が半導体ウエハ1に配列された電極3に接触する際の全体としての衝撃を緩和すると共に、個々の接触端子47の先端の高さの $\pm 2\mu\text{m}$ 程度以下のバラツキを局所的な変形によって吸収して半導体ウエハ1上に配列された各被接触材（電極）3の高さの $\pm 0.5\mu\text{m}$ 程度のバラツキに倣って均一な食い込みによる接触を行わせるためである。特に本発明に係る実施の形態では、1ピン当たり低荷重であるため、全体としての衝撃の緩和の役目は小さい。従って、接触端子47の先端の高さのバラツキが $\pm 0.5\mu\text{m}$ 程度以下に形成できれば、緩衝層46は必ずしも必要としない。接触端子47の先端の高さのバラツキを $\pm 0.5\mu\text{m}$ 程度以下にする方法としては、例えば、平坦度が確保された例えばシリコン基板に多層フィルム44に形成された接触端子の群を一括して均一に押しつけることによって得ることができる。

【0045】次に、図14（e）に示す工程が実行される。この工程は、上記枠45に押さえ部材43をねじ56によりねじ止めするものである。次に、図15（a）に示す工程が実行される。この工程は、型材であるシリコンウエハ80をエッチングするためのステンレス製の固定治具88に、前記押さえ部材43を枠45にねじ止めた多層フィルム44を形成したシリコンウエハ80を、リング89を介してステンレス製のふた90との間に装着するものである。次に、図15（b）に示す工程が実行される。この工程は、シリコンウエハ80および導電性被覆83をエッチング除去するものである。

【0046】次に、図15（c）に示す工程が実行される。この工程は、上記ふた90、リング89および固定治具88から、押さえ部材43を枠45にねじ止めた多層フィルムを取り外し、次にロジウムめっき91

(73)を施し、多層フィルムの保護用のポリイミド膜 87 (75) の周辺に多層フィルム押さえ部材 53 を位置合わせして接着するものである。接触端子 47 を構成するニッケル等で形成されたパンプ 85 (72) の表面にロジウムめっき 91 (73) を施す理由は、電極 3 の材料であるはんだや Al 等が付きにくく、パンプ 85

(72) の材料 (ニッケル) より硬度が高く、酸化されにくく接触抵抗が安定で、めっきがしやすいためである。次に、図 15 (d) に示す工程が実行される。この工程は、多層フィルムを設計外形に切り取り、次に枠 45 と押さえ部材 (押さえ板) 43 との間隔をねじ 57 により調整し、ねじ 56 によるねじ締めによりねじ 57 の先端が枠 45 の上面に当接するように押さえ部材 43 を枠 45 に対して進めて緩衝層 46 を介して多層フィルム 44 における接触端子 47 を並設した領域部 44a を押さえ部材 43 で押すことにより、多層フィルムを適度に張って多層フィルム自身の弛みをなくして多数の接触端子に亘る該接触端子の先端の平坦度を $\pm 2 \mu\text{m}$ 程度以下の高精度を確保するものである。

【0047】次に、組み付け工程が実行されて薄膜プローブカードからなる接続装置 (プロービング装置) が完成する。即ち、図 2 に示したように、配線基板 50 に多層フィルム 44 を取り付け。次にセンターピボット 41 の下部球面 41a をテーパ (傾き) 43c に係るようにした状態でテーパ (傾き) 43c を押さえ部材 43 の上面に取り付ける。次にスプリングプローブ 42 が取り付けられた支持部材 (上部固定板) 40 にセンターピボット 41 を取り付けると共に支持部材 40 の周辺部に多層フィルム 44 を取り付け配線基板 50 を取り付け薄膜プローブカードを構成する。なお、図 5 に示す接続装置 (プロービング装置) を組み立てる場合は、まず、センターピボット 41 を押さえ部材 43 に取り付けた後、配線基板 50 に多層フィルム 44 を取り付ければよい。

【0048】図 6 あるいは図 8 の薄膜プローブカードを製造する場合は、センターピボット 41 に代えて、ノックピン 55 を押さえ部材 43 に取り付け以外は、図 14 および図 15 に示す工程と同様な工程で薄膜プローブカードを製造すればよい。

【0049】なお、図 15 (a) (b) に示すシリコンウエハ 80 のエッチング除去は、図 14 (c) に示す枠 45 を接着固定する前の段階で実施してもよいし、あるいは、図 14 (d) に示す押さえ部材 43 を取り付け前の段階 (図 14 (c) に示す枠 45 のみを接着固定した段階) で実施してもよい。なお、緩衝層 46 がなくても、接触端子 47 の先端高さの平坦性が確保できる場合には、該緩衝層 46 を省略し、枠 45 および押さえ部材 43 を一体化した押さえ板 210 を用いることができる。

【0050】図 22 には、緩衝層 46 を省略し、上記押

さえ板 210 を用いた製造プロセスの一実施例を示した。上記押さえ板 210 を用いた製造プロセスは、図 14 (c) に示した製造プロセスを実施した後、図 22

(a) に示す工程が実施される。この工程は、上記保護用のポリイミド膜 87 (75) の表面に、押さえ板 210 および周辺に多層フィルム押さえ部材 53 を位置合わせして接着固定するものである。次に、図 22 (b) に示す工程が実行される。この工程は、型材であるシリコンウエハ 80 をエッチングするためのステンレス製の固定治具 88 に、前記押さえ板 210 を固着した多層フィルム 44 を形成したシリコンウエハ 80 を、リング 89 を介してステンレス製のふた 90 との間に装着するものである。次に、図 22 (c) に示す工程が実行される。この工程は、シリコンウエハ 80 および導電性被覆 83 をエッチング除去するものである。

【0051】次に、図 22 (d) に示す工程が実行される。この工程は、上記ふた 90、リング 89 および固定治具 88 から、押さえ板 210 および多層フィルム押さえ部材 53 を固着した多層フィルムを取り外し、次にロジウムめっき 91 を施し、多層フィルムを設計外形に切り取るものである。次に、図 15 と同様に、組み付け工程が実行されて薄膜プローブカードからなる接続装置 (プロービング装置) が完成する。次に、図 9 に示す接続装置 (プロービング装置) を形成するための製造プロセスについて、図 16 を参照して説明する。なお、図 14 および図 15 に示すプロセスと同じ工程については、説明を省略する。図 16 (a) に示す如く、前記図 14 (b) に示す異方性エッチングしたシリコンウエハ 80 の表面の酸化シリコン膜 82 に導電性被覆 83 を形成し、次に該導電性被覆 83 の表面の開口部を設けたポリイミド膜 84 (61) に電気めっきして接触端子用のパンプ 85 を形成した工程の後、上記ポリイミド膜 84 (61) およびパンプ 85 の表面に、銅を、スパッタリング法あるいは蒸着法により成膜することにより、厚さ $1 \mu\text{m}$ 程度の導電膜を形成して、その表面に電極形成用のホトレジストマスクにより、電極 62 を形成する。

【0052】次に、図 16 (b) に示す如く、あらかじめ引き出し用配線 48 を形成し設計外形にした多層フィルム 44 のビア 69 に、電極 62 を異方性導電性シート 70 を介して接続する。多層フィルム 44 として、例えば、ポリイミド膜 65、引き出し用配線 48、中間ポリイミド膜 66、グランド層 49 およびポリイミド保護膜 68 からなる配線用フィルムをあらかじめ形成すればよい。なお、前記ビア 69 と電極 62 を接続するには、例えば、異方性導電性シート 70 としてアニソルム (日立化成製) を用いるか、あるいは、はんだを介して接続すればよい。

【0053】次に、図 16 (c) に示す如く、シリコンウエハ 80 を除去することにより接続端子 47 を形成した多層フィルム 44 が得られる。なお、接触端子 47 を

形成したシリコンウエハ 80 の除去方法としては、シリコンおよび二酸化シリコンをエッチング除去する方法と、導電性被覆 83 としてクロムを用いて、クロムを選択的にエッチング除去することにより、接触端子の型材であるシリコンウエハの表面を酸化して二酸化シリコン膜 82 を形成したシリコンウエハ 80 から直接に接触端子を形成したポリイミド膜 84 を剥離する方法とがあり、どちらの方法でも良い。なお、クロムを選択的にエッチング除去する場合には、例えば、塩化アルミニウム 6 結晶水と塩酸と水の混合液で、50℃で 4 時間程度のエッチングを実施すればよい。

【0054】また、接触端子 47 を形成したシリコンウエハ 80 の除去方法としては、導電性被覆 83 として、金、ロジウム等の貴金属膜を用いて、二酸化シリコン膜の表面に形成して、導電性被覆 83 との界面を機械的に剥離する方法を用いてもよい。

【0055】次に、図 16 (d) に示す如く、上記保護用のポリイミド膜 68 の表面に、枠 45 および押さえ部材 53 を位置合わせして接着固定し、接触端子 47 にロジウムめっき 91 を施す。次に、図 16 (e) に示す如く、シリコン系のコーティング材を緩衝層 46 として枠 45 の中に供給し、枠 45 に押さえ部材 43 をねじ止めし、枠 45 と押さえ部材 43 との間隔を狭くして、多層フィルム 44 における接触端子 47 を並設した領域部 44a を、押さえ部材 43 で緩衝層 46 を介して押し出すことにより、適度に張ることによって多層フィルム自身の弛みをなくして多数の接触端子に亘る該接触端子の先端の平坦度を±2 μm 程度以下の高精度を確保することができる。なお、緩衝層 46 は、シート状のエラストマであってもよいし、使用しなくてもよい。

【0056】次に、図 2 に示したように、配線基板 50 に多層フィルム 44 を取り付け、センターピボット 41 を押さえ部材 43 に取り付けて、薄膜プローブカードを完成させる。なお、図 5 に示す接続装置（プロービング装置）を組み立てる場合は、まず、センターピボット 41 を押さえ部材 43 に取り付けた後、配線基板 50 に多層フィルム 44 を取り付ければよい。なお、図 16 に示す製法では、多層フィルム 44 のビア 69 と、接触端子用パンプ 85 上に形成した電極 62 との導通をとるために異方性導電性シート 70 を使用したが、はんだあるいは Sn-Ag あるいは Sn-Au 等の金属接合により導通を確保してもよいことはいうまでもない。

【0057】次に、図 10 に示す接続装置（プロービング装置）を形成するための製造プロセスについて、図 17 を参照して説明する。なお、図 14 および図 15 に示すプロセスと同じ工程については、説明を省略する。まず、図 17 (a) に示す如く、前記図 14 (b) に示す異方性エッチングしたシリコンウエハ 80 の表面の二酸化シリコン膜 82 に導電性被覆 83 を形成し、該導電性被覆 83 の表面の開口部を設けたポリイミド膜 84 に電

気めっきして接触端子用のパンプ 85 する。次に、図 17 (b) に示す如く、前記のポリイミド膜 84 をエッチング除去する。

【0058】次に、図 17 (c) に示す如く、あらかじめ引き出し用配線 48 を形成し、設計外形にした配線用フィルム 48 のビア 69 に、接触端子用のパンプ 85 を異方性導電性シート 70 を介して接続する。次に、図 17 (d) に示す如く、シリコンウエハ 80 を除去することにより、配線用フィルム 64 に接触端子 47 を形成した多層フィルム 44 を形成する。次に、図 17 (e) に示す如く、前記図 16 (e) を用いて説明したプロセスと同様な工程で、前記図 16 (e) に示すのと同様な構造体を形成する。

【0059】その後のプロセスは、前記図 16 に示したプロセスと同様な工程であるので、説明を省略する。なお、図 17 に示す製法では、多層フィルム 44 のビア 69 と、接触端子用のパンプ 85 との導通をとるために異方性導電性シート 70 を使用したが、はんだあるいは Sn-Ag あるいは Sn-Au 等の金属接合により導通を確保してもよいことはいうまでもない。次に、図 19 に示す接続装置（プロービング装置）を形成するための製造プロセスについて、図 23 を参照して説明する。なお、図 14 および図 15 に示すプロセスと同じ工程については、説明を省略する。

【0060】まず、図 23 (a) に示す如く、前記図 14 (b) に示す異方性エッチングしたシリコンウエハ 80 の表面の二酸化シリコン膜 82 に導電性被覆 83 を形成し、該導電性被覆 83 の表面の開口部を設けたポリイミド膜 84 に電気めっきして接触端子用のパンプ 85 と一体となった電極 200 を形成し、前記電極 200 に金めっき 211 を形成する。次に、図 23 (b) に示す如く、前記のポリイミド膜 84 をエッチング除去する。次に、図 23 (c) に示す如く、あらかじめ引き出し用配線 48 を形成し、設計外形にした多層フィルム 44 のビア 69 に、接触端子用の電極 200 をはんだ 201 を介して接続し、前記の多層フィルム 44 に枠 45 を接着固定し、次に、シリコン系のコーティング材を緩衝層 46 として枠 45 の中に供給する。

【0061】その後のプロセスは、前記図 14 に示したプロセスと同様な工程で、図 23 (d) に示す工程が実行される。この工程は、上記枠 45 に押さえ部材 43 をねじ 56 によりねじ止めし、ステンレス製の固定治具 88 に、前記押さえ部材 43 を枠 45 にねじ止めた多層フィルム 44 を形成したシリコンウエハ 80 を、リング 89 を介してステンレス製のふた 90 との間に装着し、シリコンウエハ 80 および導電性被覆 83 をエッチング除去するものである。

【0062】次に、図 23 (e) に示す工程が実行される。この工程は、上記ふた 90、リング 89 および固定治具 88 から、押さえ部材 43 を枠 45 にねじ止めし

た多層フィルムを取り外し、次にロジウムめっき 91 を施し、多層フィルムの保護用のポリイミド膜 87 の周辺に多層フィルム押さえ部材 53 を位置合わせして接着し、次に、多層フィルムを設計外形に切り取り、次に枠 45 と押さえ部材（押さえ板）43 との間隔をねじ 57 により調整し、ねじ 56 によるねじ締めによりねじ 57 の先端が枠 45 の上面に当接するように押さえ部材 43 を枠 45 に対して進めて緩衝層 46 を介して多層フィルム 44 における接触端子 47 を並設した領域部 44a を押さえ部材 43 で押すことにより、多層フィルムを適度に張って多層フィルム自身の弛みをなくして多数の接触端子に亘る該接触端子の先端の平坦度を確保するものである。次に、組み付け工程が実行されて薄膜プローブカードからなる接続装置（プロービング装置）が完成する。なお、図 23 に示す製法では、多層フィルム 44 のビア 69 と、接触端子用の電極 200 との導通をとるためにはんだ 201 を使用したが、図 20 (a)、図 20 (b) のはんだビア電極 203 あるいは、図 21 (a)、図 21 (b) の Sn-Au 等の金属接合により導通を確保してもよいことはいうまでもない。

【0063】なお、図 23 は、シリコンウエハ 80 をエッチングにより除去する製造プロセスを示したが、前述のように、図 23 (c) の接触端子用の電極 200 に多層フィルム 44 をはんだあるいは錫合金等で接続した後、導電性被覆 83 としてクロムを用いて、クロムを選択的にエッチング除去することにより、接触端子の型材であるシリコンウエハの表面を酸化して二酸化シリコン膜 82 を形成したシリコンウエハ 80 から直接に接触端子 47 を剥離してもよいことはいうまでもない。

【0064】次に、以上説明した本発明に係る接続装置（プロービング装置）を用いて被検査対象である半導体素子（チップ）に対する電気的特性検査について図 18 を用いて説明する。図 18 は、本発明に係る検査装置の全体構成を示す図である。検査装置は、半導体装置の製造におけるウエハプローバとして構成されている。この検査装置は、被検査対象である半導体ウエハ 1 を支持する試料支持系 160 と、被検査対象 1 の電極 3 に接触して電気信号の授受を行なうプローブ系 120 と、試料支持系 160 の動作を制御する駆動制御系 150 と、被検査対象 1 の温度制御を行なう温度制御系 140 と、半導体素子（チップ）2 の電気的特性の検査を行なうテスト 170 とで構成される。この半導体ウエハ 1 は、多数の半導体素子（チップ）2 が配列され、各半導体素子 2 の表面には、半導体素子の高集積化に伴って外部接続電極としての複数の電極 3 が高密度で、且つ狭ピッチで配列されている。試料支持系 160 は、半導体ウエハ 1 を着脱自在に載置してほぼ水平に設けられた試料台 162 と、この試料台 162 を支持するように垂直に配置される昇降軸 164 と、この昇降軸 164 を昇降駆動する昇降駆動部 165 と、この昇降駆動部 165 を支持する X

-Y ステージ 167 とで構成される。X-Y ステージ 167 は、筐体 166 の上に固定される。昇降駆動部 165 は、例えば、ステッピングモータなどから構成される。試料台 162 の水平および垂直方向における位置決め動作は、X-Y ステージ 167 の水平面内における移動動作と、昇降駆動部 165 による上下動などを組み合わせることにより行われる。また、試料台 162 には、図示しない回動機構が設けられており、水平面内における試料台 162 の回動変位が可能にされている。

【0065】試料台 162 の上方には、プローブ系 120 が配置される。すなわち、図 2 または図 5 または図 6 または図 8 または図 9 または図 10 に示す接続装置 120a および配線基板 50 は、当該試料台 162 に平行に対向する姿勢で設けられる。この接続装置 120a には、接触端子 47 を有する多層フィルム 44 と、緩衝層 46、枠 45、押さえ部材（押さえ板）43、センターピボット 41、スプリングプローブ 42 および支持部材（上部固定板）40 が一体的に設けられている。各々の接触端子 47 は、該接続装置 120a の多層フィルム 44 に設けられた引出し用配線 48 を介して、配線基板 50 の電極 50a およびビア 50d と、内部配線 50b とを通して、該配線基板 50 に設けられた接続端子 50c に接続される。なお、本実施の形態では、接続端子 50c は、同軸コネクタで構成される。この接続端子 50c に接続されるケーブル 171 を介して、テスト 170 と接続される。ここで用いられる接続装置は、図 2 に示した構造のものであるが、これに限定されない。図 5、図 6、図 8、図 9 あるいは図 10 に示す構造のものを用いることができるのはいうまでもない。

【0066】駆動制御系 150 は、ケーブル 172 を介してテスト 170 と接続される。また、駆動制御系 150 は、試料支持系 160 の各駆動部のアクチュエータに制御信号を送って、その動作を制御する。すなわち、駆動制御系 150 は、内部にコンピュータを備え、ケーブル 172 を介して伝達されるテスト 170 のテスト動作の進行情報に合わせて、試料支持系 160 の動作を制御する。また、駆動制御系 150 は、操作部 151 を備え、駆動制御に関する各種指示の入力の受付、例えば、手動操作の指示を受け付ける。試料台 162 には、半導体素子 2 についてバーイン試験を行うために、加熱させるためのヒータ 141 が備えられている。温度制御系 140 は、試料台 162 のヒータ 141 あるいは冷却治具を制御することにより、試料台 162 に搭載された半導体ウエハ 1 の温度を制御する。また、温度制御系 140 は、操作部 151 を備え、温度制御に関する各種指示の入力の受付、例えば、手動操作の指示を受け付ける。

【0067】以下、検査装置の動作について説明する。まず、被検査対象である半導体ウエハ 1 は、試料台 162 の上に位置決めして載置される。次に試料台 162 に載置された半導体ウエハ 1 上に離して形成された複数の

基準マークの光学像を、イメージセンサまたはTVカメラ等の撮像装置（図示せず）で撮像し、この撮像によって得られる画像信号から複数の基準マークの位置を検出する。そして、駆動制御系150は、上記検出された半導体ウエハ1上の複数の基準マークの位置情報から、テスト170または駆動制御系150に格納された半導体ウエハ1の品種に応じてCADデータから得られる半導体ウエハ1上に配列された半導体素子2の配列情報および各半導体素子2上に配列された電極3の配列情報に基づいて、電極群全体としての2次元の位置情報を算出する。更に多層フィルム44上に形成された多数の接触端子47の内、特定の接触端子の先端の光学像または多層フィルム44上に離して形成された複数の基準マークの光学像を、イメージセンサまたはTVカメラ等の撮像装置（図示せず）で撮像し、この撮像によって得られる画像信号から特定の接触端子または複数の基準マークの位置を検出する。そして、駆動制御系150は、上記検出された多層フィルム44上の特定の接触端子または複数の基準マークの位置情報から、操作部151によって入力されて格納されたプローブの品種に応じた接触端子の配列情報や高さ情報等のプローブ情報に基づいて、接触端子群全体としての2次元の位置情報を算出する。駆動制御系150は、算出された接触端子群全体としての2次元の位置情報に対する電極群全体としての2次元の位置情報のずれ量を算出し、この算出された2次元のずれ量に基づいて、X-Yステージ167および回転機構を駆動制御し、半導体ウエハ1上に配列された複数の半導体素子2上に形成された電極3の群を、接続装置120aに並設された多数の接触端子47の群の直下に位置決めする。その後、駆動制御系150は、例えば、試料台162上に設置されたギャップセンサ（図示せず）によって測定された多層フィルム44における領域部44aの面との間の間隙に基づいて昇降駆動部165を動作させて、多数の電極（被接触材）3の全体の面3aが接触端子の先端に接触した時点から8~20 μ m程度押し上げる状態になるまで試料台162を上昇させることによって、多層フィルム44において多数の接触端子47が並設された領域部44aを張り出させて平坦度を高精度に確保された多数の接触端子47の群における各々の先端を、図3または図7に示すように、コンプライアンス機構により目的の複数の半導体素子に亘っての各半導体素子に配列された多数の電極3の群（全体）の面3aに追従するように倣って平行出しすると共に、個々の接触端子の先端の高さの $\pm 2\mu$ m程度以下のバラツキを緩衝層46の局部的な変形によって吸収して半導体ウエハ1上に配列された各被接触材（電極）3に倣って均一な低荷重（1ピン当たり3~50mN程度）に基づく食い込みによる接触が行われ、各接触端子47と各電極3との間において低抵抗（0.01 Ω ~0.1 Ω ）で接続されることになる。

【0068】駆動制御系150によるステージ167および回転機構並びに昇降駆動部165に対する駆動制御は、操作部151からの操作指示に従って実行される。特に試料台162は、電極（被接触材）3の全体の面3aが接触端子の先端に接触した時点から8~100 μ m程度押し上げる状態になるまで昇降駆動部16によって上昇されて、多数の接触端子47の全体が多数の電極（被接触材）3の全体の面3aに追従して平行出しされると共に、個々の接触端子の先端の高さのバラツキを緩衝層46によって吸収して均一な低荷重（1ピン当たり3~50mN程度）に基づく食い込みによる接触が行われ、各接触端子47と各電極3との間において低抵抗（0.01 Ω ~0.1 Ω ）で接続されることになる。この状態で、半導体素子2についてバーイン試験を行うときには、試料台162に搭載された半導体ウエハ1の温度を制御すべく、温度制御系140によって試料台162のヒータ141あるいは冷却治具を制御することにより実行される。

【0069】さらに、ケーブル171、配線基板50、多層フィルム44、および接触端子47を介して、半導体ウエハ1に形成された半導体素子2とテスト170との間で、動作電力や動作試験信号などの授受を行い、当該半導体素子の動作特性の可否などを判別する。この際、多層フィルム44において、図4に示す如く、各接触端子47につながった引き出し用配線48に対して絶縁膜66（74）を挟んで対向するグランド層49を設置し、引き出し用配線48のインピーダンスZ0を50 Ω 程度にしてテストの回路とのマッチングをとることにより、引き出し用配線48を伝送する電気信号の乱れ、減衰を防止して、半導体素子に対してテストによる高周波数（100MHz~数10GHz程度）まで対応できる高速電気信号による電気特性検査を実現することが可能となる。

【0070】さらに、上記の一連の試験動作が、半導体ウエハ1に形成された複数の半導体素子の各々について実施され、動作特性の可否などが判別される。

【0071】

【発明の効果】本発明によれば、半導体素子の高密度化に伴う狭ピッチ多ピンへのプロービングを、被検査対象物を損傷させることなく、低荷重で安定して実現し、しかも高速電気信号、即ち高周波電気信号（100MHz~数10GHz程度の高周波数）の伝送を可能にすることができる効果を奏する。また本発明によれば、多層フィルムにおける尖った先端を有する接触端子を並設した領域部の弛みをなくすると共に平行出しするコンプライアンス機構を設けることによって、尖った先端を有する接触端子の群を被検査対象物上の電極の群に、1ピン当たり低荷重（3~50mN程度）で、単に押しつけることによって、電極材料等のクズを発生させることなく、

0.05 Ω ~0.1 Ω 程度の低抵抗で安定した接続を実現

現することができる効果を奏する。

【0072】また本発明によれば、ウェハの状態において、多数並設された半導体素子（チップ）の内、1個または多数個の半導体素子について同時に、小さな接触圧（1ピン当たり3～50mN程度）で表面に酸化物が形成されたA1またははんだ等の電極3と0.05Ω～0.1Ω程度の安定した低抵抗値で確実に接続させて、テストにより各半導体素子について動作試験を行うことができる効果を奏する。即ち、本発明によれば、電極の高密度化および狭ピッチ化に対応でき、しかも多数個チップ同時プロービングによる検査を可能にし、高速電気信号（100MHz～数10GHz程度の高周波数）による動作試験を可能にすることができる。また本発明によれば、多層フィルム（絶縁フィルム）の材料として、ポリイミドのような高温で使用できる材料を用いることにより、バーイン試験のような高温での動作試験が可能となる。また本発明によれば、先の尖った接続端子を異方性導電シートあるいは金属接合を介して多層フィルムの引き出し用配線と接続することによって、容易に多層フィルム上に多数の先の尖った接続端子を並設することが可能となる。

【図面の簡単な説明】

【図1】半導体素子（チップ）が配列された被検査対象物であるウェハを示す斜視図および半導体素子（チップ）を示す斜視図である。

【図2】本発明に係る接続装置の第1の実施の形態の要部を示す断面図である。

【図3】図2に示す接続装置の第1の実施の形態において多層フィルムに並設された接触端子の先端を被検査対象物上の電極の面に接触させた状態を示す断面図である。

【図4】多層フィルムにおいて、絶縁膜を挟んで引き出し用配線とグランド層とを対向して配設された部分断面を示す図である。

【図5】本発明に係る接続装置の第2の実施の形態の要部を示す断面図である。

【図6】本発明に係る接続装置の第3の実施の形態の要部を示す断面図である。

【図7】図6に示す接続装置の第3の実施の形態において多層フィルムに並設された接触端子の先端を被検査対象物上の電極の面に接触させた状態を示す断面図である。

【図8】本発明に係る接続装置の第4の実施の形態の要部を示す断面図である。

【図9】本発明に係る接続装置の第5の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図である。

【図10】本発明に係る接続装置の第6の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図である。

【図11】（a）は、本発明に係る接続装置における接触端子および引き出し用配線を形成したポリイミド膜の一実施例を示す平面図、（b）はその斜視図である。

【図12】（a）は、本発明に係る接続装置における接触端子および引き出し用配線を形成したポリイミド膜の他の一実施例を示す平面図、（b）はその斜視図である。

【図13】本発明に係る接続装置における接触端子および該接触端子を並設した多層フィルムについての寸法および形状を示す断面図である。

【図14】本発明に係る接続装置の第1～4の実施の形態における押さえ部材および枠を含めて多層フィルムを製造する製造プロセスの前半を示す断面図である。

【図15】本発明に係る接続装置の第1～4の実施の形態における押さえ部材および枠を含めて多層フィルムを製造する製造プロセスの後半を示す断面図である。

【図16】本発明に係る接続装置の第5の実施の形態における押さえ部材および枠を含めて多層フィルムを製造する製造プロセスを示す断面図である。

【図17】本発明に係る接続装置の第6の実施の形態における押さえ部材および枠を含めて多層フィルムを製造する製造プロセスを示す断面図である。

【図18】本発明に係る検査システムの一実施の形態を示す全体概略構成を示す図である。

【図19】（a）は、本発明に係る接続装置の第7の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図、（b）は、本発明に係る接続装置の第8の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図である。

【図20】（a）は、本発明に係る接続装置の第9の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図、（b）は、本発明に係る接続装置の第10の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図である。

【図21】（a）は、本発明に係る接続装置の第11の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図、（b）は、本発明に係る接続装置の第12の実施の形態における多層フィルム上に接触端子が並設された部分を示す断面図である。

【図22】本発明に係る接続装置の第1～4の実施の形態における押さえ板を含めて多層フィルムを製造する製造プロセスを示す断面図である。

【図23】本発明に係る接続装置の第5～12の実施の形態における押さえ部材および枠を含めて多層フィルムを製造する製造プロセスを示す断面図である。

【符号の説明】

1…ウェハ、2…半導体素子（チップ）、3…電極（被接触材）、40…支持部材（上部固定板）、41…センターピボット、41a…下部球面、42…スプリングブロープ、43…押さえ部材（押さえ板）、43a…突出

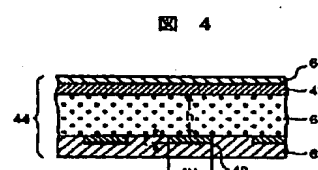
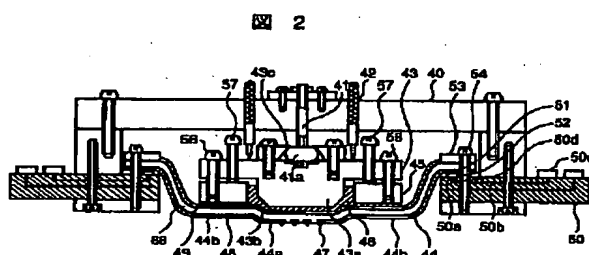
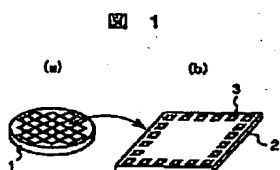
部、43b…下面、43c…テーパ（傾き）、44…多層フィルム、44a…領域部、44b…周辺部、45…枠、46…緩衝層、47…接触端子、48…引き出し用配線、49…グラント層、50…配線基板、50a…電極、50c…接続端子、50d…ビア、51…ビア、52…異方性導電シート、55…ノックピン、61…ポリイミド膜、62…電極、65…ポリイミド膜、66…中間ポリイミド膜、68…ポリイミド保護膜、69…ビア、70…異方性導電シート、71…ポリイミド膜、72…パンプ、73…めっき膜、74…ポリイミド膜、7

5…ポリイミド保護膜、91…ロジウムめっき、101…LSI形成ウエハの領域、102…接触端子形成用型材、103…切れ目、120…プローブ系、120a…接続装置、140…温度制御系、141…ヒータ、150…駆動制御系、151…操作部、160…試料支持系、162…試料台、164…昇降軸、165…昇降駆動部、167…X-Yステージ、170…テスト、200…電極、201…はんだ、202…樹脂、203…はんだビア電極、204…錫めっき、205…金めっき、210…押さえ板、211…金めっき

【図1】

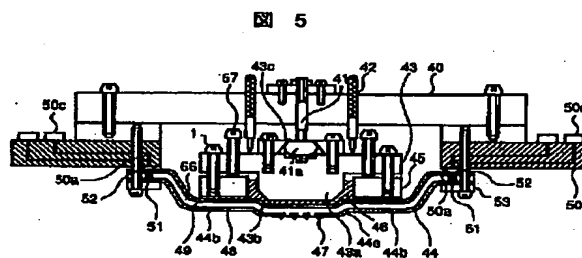
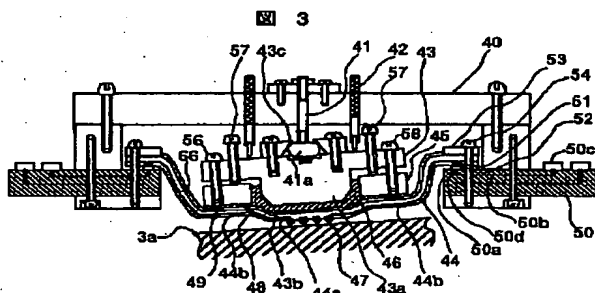
【図2】

【図4】



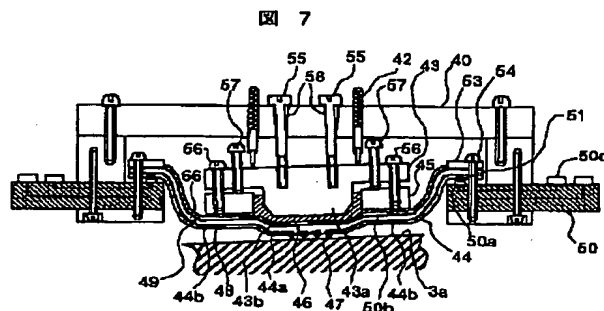
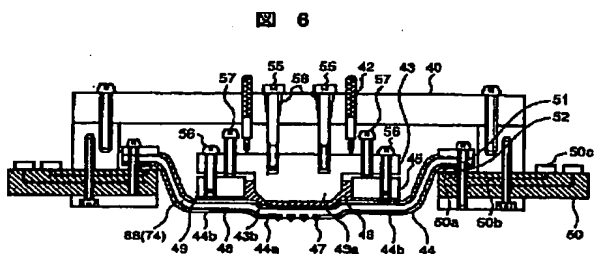
【図3】

【図5】

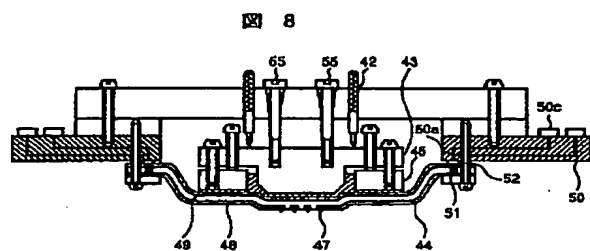


【図6】

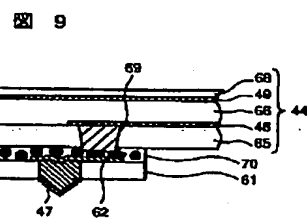
【図7】



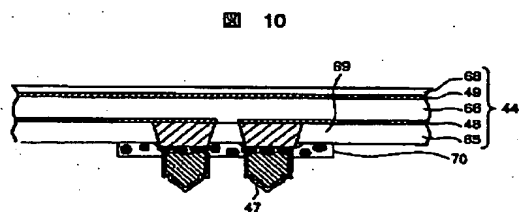
【図8】



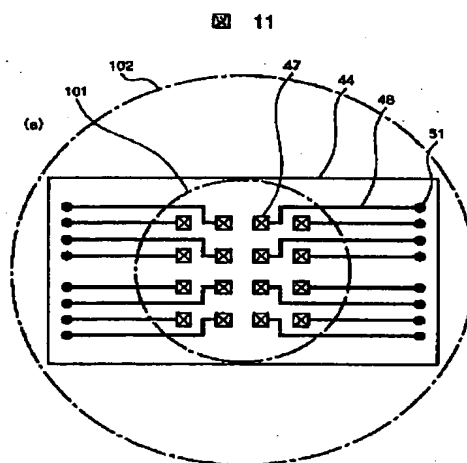
【図9】



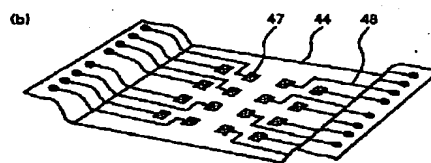
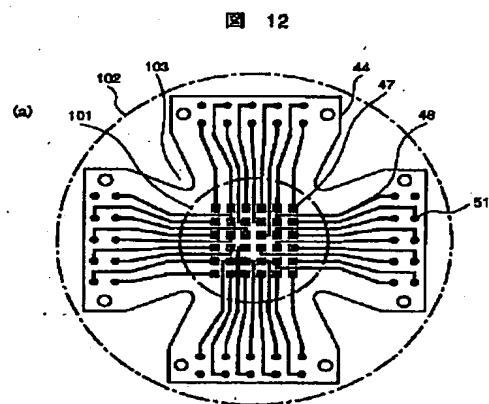
【図10】



【図11】



【図12】



【図13】

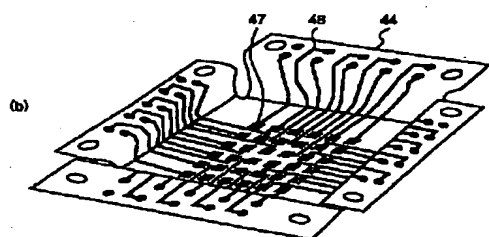
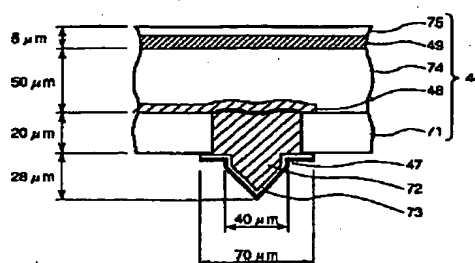
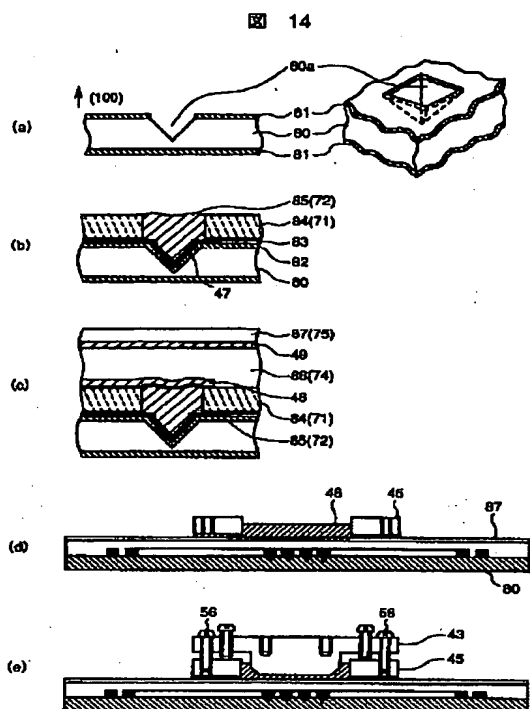


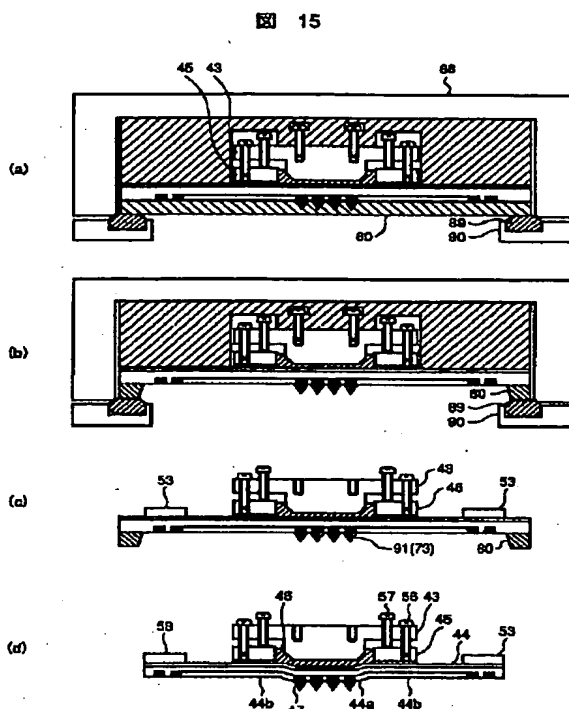
図 13



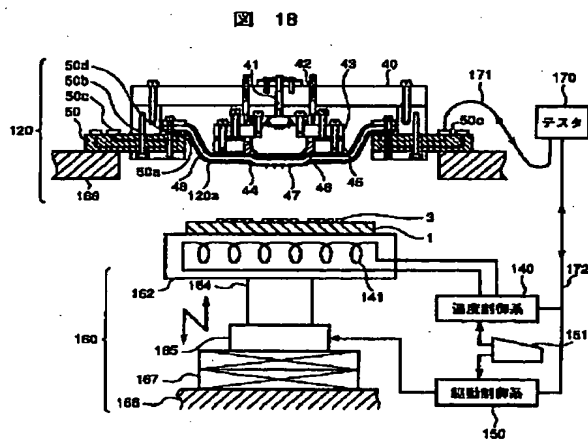
【図 14】



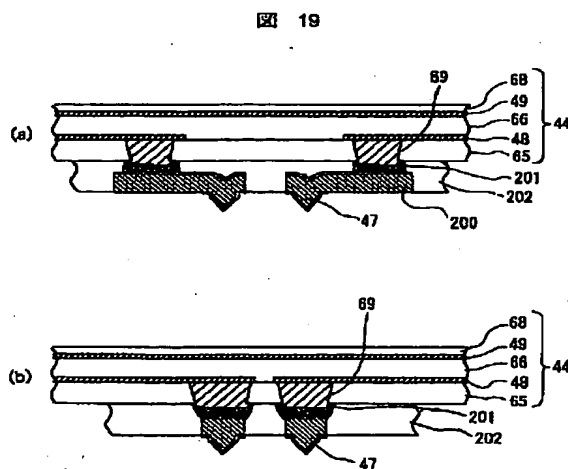
【図 15】



【図 18】

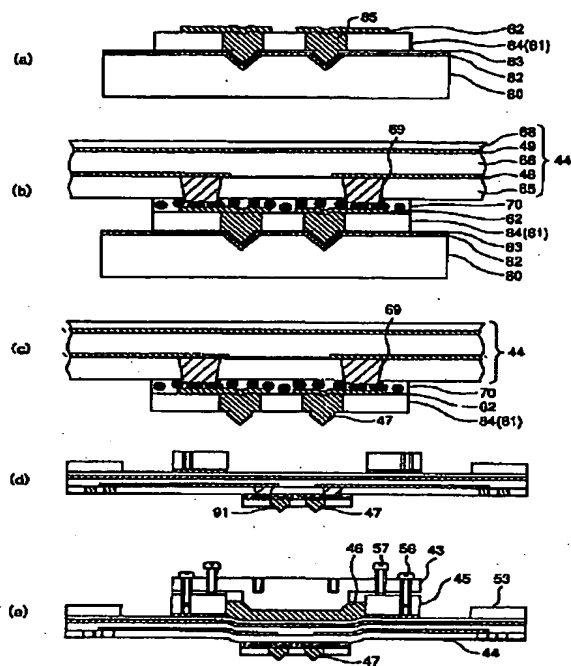


【図 19】



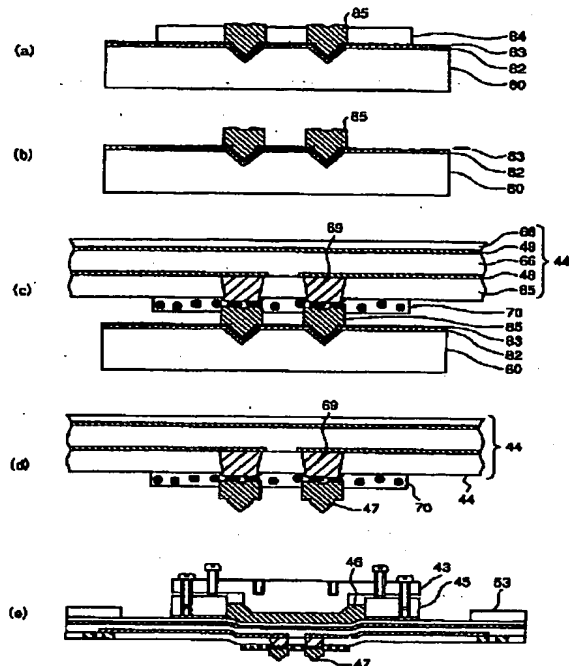
【図 16】

図 16



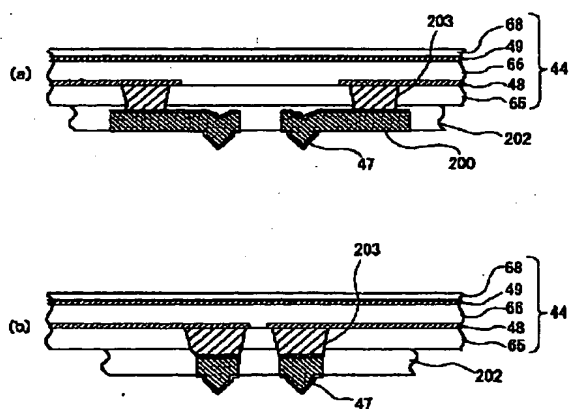
【図 17】

図 17



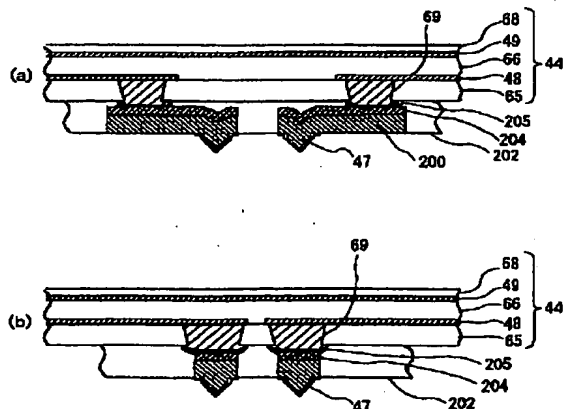
【図 20】

図 20

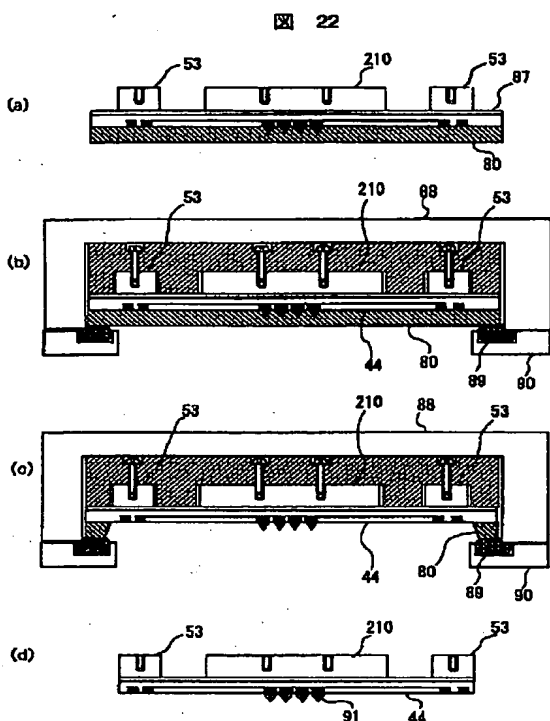


【図 21】

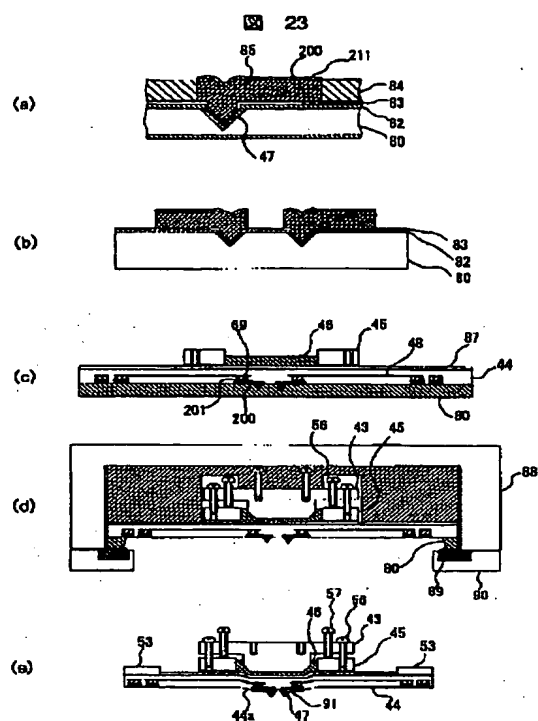
図 21



【図22】



【図23】



フロントページの続き

(72)発明者 志儀 英孝
神奈川県横浜市戸塚区吉田町292番地株式
会社日立製作所生産技術研究所内

(72)発明者 渡部 隆好
神奈川県横浜市戸塚区吉田町292番地株式
会社日立製作所生産技術研究所内

(72)発明者 河野 竜治
茨城県土浦市神立町502番地株式会社日立
製作所機械研究所内